

MODULE RSFFnor

RS-Flipflop, aufgebaut aus 2 NOR

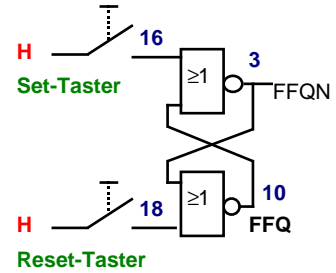
"Taster T1 = Setzen, Taster T2 = Rücksetzen

DECLARATIONS ***** Ein- und Ausgänge *****

Set, Reset PIN 16,18; "Eingänge RS-Flipflop
 FFQ PIN 10 ISTYPE'BUFFER,COM'; "FF-Ausgang Q
 FFQN PIN 3 ISTYPE'BUFFER,COM'; "2. FF-Ausgang QN (invertiert)

EQUATIONS

FFQN = !(Set # FFQ); "NOR am FFQ-Ausgang
 FFQ = !(Reset # FFQN); "NOR am FFQn-Ausgang



TEST_VECTORS ***** Simulation *****

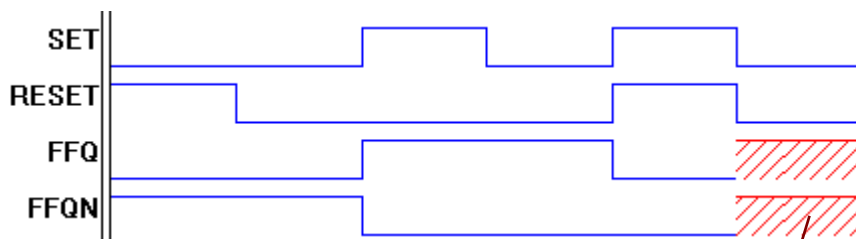
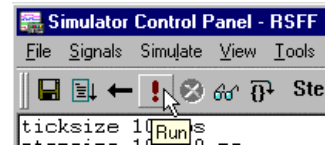
([Set,Reset] -> [FFQ,FFQN]); "Eingänge -> Ausgänge
 [0 ,1] -> [.x.,.x.]; "Rücksetzen
 [0 ,0] -> [.x.,.x.]; "Speichern
 [1 ,0] -> [.x.,.x.]; "Setzen
 [0 ,0] -> [.x.,.x.]; "Speichern
 [1 ,1] -> [.x.,.x.]; "**Verboten**, Grund: weil Q=QN

"Simulation meldet: Instable circuit beim Übergang von R=S=0 nach R=S=1
 [0 ,0] -> [.x.,.x.]; "Speichern

END

Simulationsergebnis:

drücken Sie **2x** den Run-Button



Instabiler Zustand nach dem Übergang vom verbotenen Zustand auf Speichern